

OPUSER Xp-7 プロジェクトエクスプローラ メニュー一覽 説明

メニュー

説明



システム

オプション	レイヤー/文字の色・線幅、その他、操作環境の初期値を
アパーチャテーブルエディタ	アパーチャテーブル初期値編集
デフォルトピッドスタックエディタ	ピッドスタック初期値編集
デフォルトデザインルール	デザインルール初期値編集
変換マネージャ	旧バージョン16bitライブラリを現行のものへ変換
サブサーキットアダプタ	SpiceサブサーキットからEDSpiceサブサーキットフォーマットへ変換
モデルパラメータエディタ	モデルライブラリの管理と変更
リストジェネレータ	ライブラリの部品のリストを作成
ファイルビューア	ASCIIファイルを表示
波形ビューア	保存されている波形ファイルを開く
MM-Simモデルジェネレータ	ミックスモードシミュレータモデル作成
EDSpiceモデルジェネレータ	EDSpiceシミュレータモデル作成
VHDLエディタ	VHDLエディタ
エディタ/ビューワ設定保存	エディタ/ビューワの操作環境ファイルを保存
エディタ/ビューワ設定読み込み	エディタ/ビューワの操作環境を読み込み

ライブラリ

ライブラリエディタ	部品の作成と編集 (シンボル・パッケージ・ピッドスタック・3Dパッケージ・3Dキャビネット)
フィールドエディタ	部品ライブラリのフィールド編集
EDSpiceシンボルエディタ	EDSpiceシンボルの編集
ライブラリブラウザ	ライブラリから部品を検索
ライブラリエクスプローラ	ライブラリのエクスプローラ表示

プロジェクト

バージョン

新規プロジェクト	新規設計プロジェクト(回路図/レイアウト)を開く
プロジェクトを開く	保存してあるプロジェクトを開く
上書き保存	プロジェクトの上書き保存
名前を付けて保存	プロジェクトに名前を付けて保存
ASCIIプロジェクト保存	プロジェクトをASCII形式で保存
ASCIIプロジェクト読み込み	ASCII形式で保存したプロジェクトを読み込み
プロジェクトオプション設定	プロジェクト毎のオプション設定
プロジェクトピッドスタックエディタ	プロジェクトで使用するピッドスタックを編集
プロジェクトプロパティ	プロジェクトのパスワード設定、回路結線/シンボル/文字などの線幅の定義
プロジェクトデザインルール	プロジェクト毎のデザインルールの定義
回路/ヒエラルキ追加	回路編集ページを追加する
回路読み込み/追加	保存した回路をプロジェクトへ追加する
コンパクトプロジェクトライブラリ	プロジェクトライブラリに登録された部品から、現在未使用のものを削除
プロジェクトライブラリ更新	プロジェクトライブラリの内容を更新する
印刷マネージャ	回路図・レイアウトなどをプリンタで印刷
Spiceネットリストインポート	Spiceネットリストインポート
ネット/ワイヤリスト入出力	OrCADIIワイヤリスト・OPUSERPCBワイヤ/Schネット・ALTRA EDFなどの入出力。EDIF2.Sch・JEDC・CUPL・XILINX_Netなどの入力。VHDLコンパイラの出力。
インポートODB++ジョブ	ODB++データの入力
プロジェクトバージョンコントロール	編集中のプロジェクトを内容によって複数のバージョンとして管理(保存/復元)する

回路

部品リストエディタ	部品リストを出力する
回路デザインルール	設計プロジェクトの設計ルールの設定
回路名称変更	編集中のページ名称を変更する
回路保存	プロジェクトの回路を保存
回路削除	プロジェクトのメイン回路以外の回路を選択削除

ダイアグラム (回路図)

スキマティックDXFエクスポート	回路図をDXFフォーマットで出力
新規ページ追加	回路図ページの追加

ページ

ページ編集

回路エディタ (回路図の作成・編集)	回路エディタ (回路図の作成・編集)
ミックスモードシミュレータ	パイラス動作点・過渡・パラメトリック・フーリエ・DCスイープ・ACスイープ・モンテカルロ・感度解析
EDSpiceシミュレータ	過渡・小信号交流・直流・小信号歪・動作点・雑音・直流/交流感度・伝達関数・小信号ポールゼロの解析
ページ削除	ページの削除(メインページは不可)
ページ表示	選択した回路ページを別ウィンドウで表示

PCBレイアウト

PCBレイアウト編集

PCBレイアウトエディタ (基板配線作成)	PCBレイアウトエディタ (基板配線作成)
自動配線 (オートルータ)	付属アルゴリズムなどでの自動配線
3Dボードビューア	全方向からの基板・部品を3D表示
3Dトレースビューア	全方向からの基板穴・配線を3D表示
製作マネージャ	ガーバーデータ/ドリル/実装位置/ベアボードテスト/Gコードなどの出力。ビットマップの貼り付け。
基板熱解析/電磁界解析	基板熱解析/電磁界解析/信号劣化解析
レイアウトDXFエクスポート	レイアウトをDXFフォーマットで出力
PCBレイアウト表示	基板レイアウトを別ウィンドウで表示
ガーバーHPGLビューア	出力したガーバーやドリルデータファイルを確認