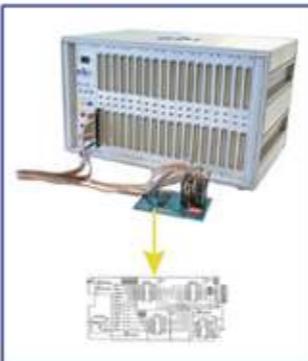


# 回路図がない実装した基板を、再設計できます。

## リバースエンジニアリング ソリューション

### 回路図復元基板復元システム RevEng

回路図復元基板復元システム RevEng は、オプサーの回路図を生成でき、部品が実装され回路図がない基板から、回路図を復元できます。オプサーで基板を再設計でき、部品が廃番になり修理不能な基板の復元が可能です。



# その日のうちに、基板を作製できます。

## 試作基板作製ソリューション

### トップクラスの加工精度・高信頼性・高速性能・簡単操作 !!

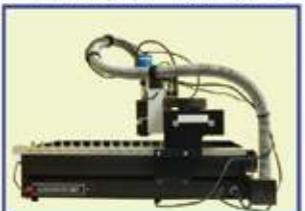
#### A シリーズ プリント基板加工機

CAD のガーバー・ドリルデータ出力で、基材を直接、配線・穴あけ・外形を加工し、ほぼ完全自動で基板を作製できます。

ビッグ加工範囲 A700 タイプ



ワイド加工範囲 A600 タイプ



標準ロング加工範囲 A500 タイプ 標準加工範囲 A400 タイプ



# 表面実装部品の基板を、容易に組立できます。

## SMT 部品実装ソリューション

クリームはんだ印刷 / 塗布・電極が見えないBGAなどの部品を含めたSMT部品の実装・はんだ硬化まで、コンパクトな機器の容易な操作で、表面実装基板組立を行えます。

卓上型はんだ印刷機 TecPRINT 500



5モードディスペンサ CMS-450



卓上型マウンタ 汎用簡易タイプ EasyPlacer V



卓上型リフロー炉 小型タイプ FT03 高作業性タイプ FT06-SA



## 配線基板の概念を変えました !!!

### Jet サーキット

インクジェットプリンタで  
ダイレクトに配線板を  
A4 サイズ約 2 分で  
印刷作製します



### プリントエレクトロニクス Technology



※ 仕様は予告なく変更する場合がございます。各社の商品は各社の製品です。

お問い合わせは

発売元

**ePRONICS**

イープロニクス株式会社

〒151-0064 東京都渋谷区上原1-4 7-2

Tel: 03-3465-7105 Fax: 03-3467-6159

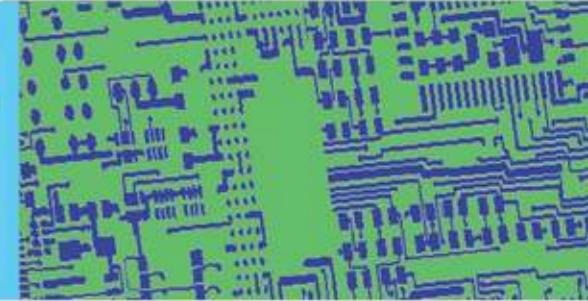
[www.epronics.co.jp](http://www.epronics.co.jp) [info@epronics.co.jp](mailto:info@epronics.co.jp)

電子回路設計に必要なすべての機能を備えています

## 電子回路図基板設計CAD

# OPUSER V

オプサー



## 「回路と基板」『回路のみ』『基板のみ』の設計が可能 !

充実した機能と設計補助ツール、シミュレーション動作検証で  
簡単・短時間に、高い完成度の設計を行えます。

OPUSER (オプサー) は、

回路図設計・部品ライブラリ・回路シミュレーション・波形ビューア  
基板レイアウト設計・オートルータ・自動補正機能付きDRCチェック  
基板シミュレーション・ガーバービューアによる設計確認  
ガーバーなど製造データ出力や ODB++ 入出力 など  
電子回路設計に必要なすべての機能を備えています。

### ● 豊富な機能・日本語メニュー

ネット/コネクト制限なし、ネットリスト入出力操作不要、日本製部品を含む約3万の部品ライ  
ラリ付属、最高99回路図・32レイヤー基板を階層設計可能

### ● 使いやすい操作性

回路図・レイアウト同時起動、無段階拡大縮小表示、検索機能付部品/シンボルドラッグ配置、  
リアルタイム双方向ブロックコピー、部品記号/ピン自動割付、自動結線など

### ● 回路設計を効率的に行える補助ツール付属

ミックスモードシミュレータ、波形/ロジックビューア、真理表ロジック変換、能動フィルタ自  
動設計、VHDLロジック変換など

### ● レイアウト設計を容易にする補助ツール付属

オートルータ、ベタ/ティアドロップ自動生成、複数ネット平行配線、インピーダンス  
計算付配線、修正機能付DRC、配線密度分析、3Dビューアなど

### ● 充実した入出力

ガーバーDX・ドリル出力、DXF基板外形入力、ODB++データ入出力、日本語/ビットマ  
ップイメージの基板配置出力、他社ネットリスト入出力、Spiceネットリスト入力など

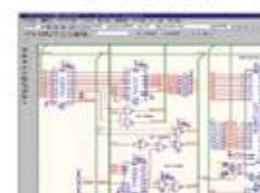
### ● 低価格

永久ライセンスが、5万円からの高パフォーマンス価格

基板シミュレーション



回路図設計



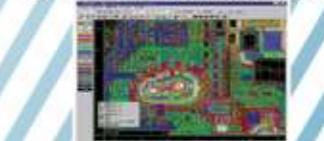
回路図シミュレーション



基板設計



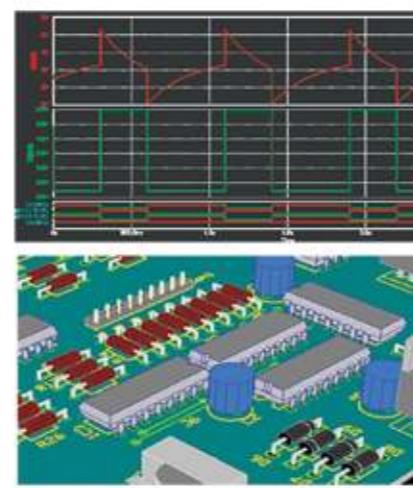
基板熱解析 (Plus/Plus+ 版付属)



**ePRONICS**  
イープロニクス

OPUSER は、回路図エディタ・オートルータ付PCBレイアウト・シミュレータ・ライブラリエディタなど、電子回路基板設計に必要なすべての機能を備え、使いやすい操作を実現した低価格のEDAツールです。

日本語メニューの操作、日本製を含む約3万部品の付属ライブラリ、シミュレータのリアルタイムリンク、独立タイプ波形/ロジックビューア、リップアップ機能付結線、自動/半自動/マニュアル配線、ベタ面/ティアドロップの配置、基板外形DXFデータ利用、日本語社名/ロゴマークの基板への配置、ODB++データの入出力、3Dビューアなど、充実した機能と付属ツールにより、ビギナーからプロフェッショナルまで、幅広くご使用いただけます。



永久ライセンスのOPUSERは、ライセンス認証し動作するWindows PCベースのアプリケーションです。低コストでご使用いただくため、ご使用環境に合わせ4種類のライセンス形態をご用意しております。

- ・NC版
- ・Biz版
- ・Pro版
- ・アカデミック版(NC版相当)
- 各ライセンス形態に、3種類の機能別パッケージを準備しております。
- ・Basicパック
- ・Plusパック
- ・Plus+パック

## 使いやすさ・充実した機能

### 回路図エディタ

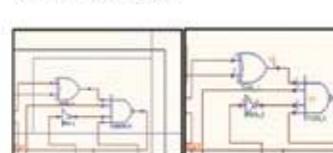
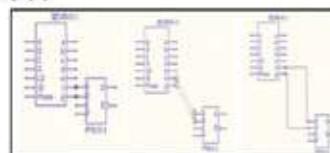
回路図と回路シミュレーションのリアルタイムリンクを採用し、修正/シミュレーション/独立タイプ波形ロジックビューアによる結果表示の容易な繰り返しにより、回路図を効率的に設計できます。

標準装備のミックスモードシミュレータは、過渡解析・ACスイープ解析・DCスイープ解析・モンテカルロ解析・フーリエ解析・動作バイアス点解析・パラメータ解析・感度解析・表示部品シミュレーションを容易に行え、波形/ロジックビューアによる結果を、ファイル保存しドキュメントにもご利用いただけます。

さらに、スイッチやセンサーの入力条件のロジック化が容易な真理表からのロジック生成ツール、バターワース・ベッセルなどのタイプのローパス/ハイパス/帯域/帯域除去の能動フィルタ設計ツールなどを標準装備し、ミックスモードシミュレーションの併用で、アナログ/デジタル回路設計を、容易に行えます。

### おもな機能

- |                   |                        |
|-------------------|------------------------|
| ◎ リップアップ付自動結線     | ◎ 日本語入力配置              |
| ◎ 自動シンボル配置        | ◎ 無段階スクロール拡大縮小表示       |
| ◎ 回路記号/ピン番号自動割付   | ◎ リアルタイム双方向ブロックコピー貼付   |
| ◎ ブロック編集          | ◎ シンボルコネクト重ね合わせ自動結線    |
| ◎ サブサーキット登録利用     |                        |
| ◎ シンボル参照ブラウザ表示    | ◆付属ツール                 |
| ◎ 独立タイプアンドウ/リドウ   | アナログデジタル ミックスモードシミュレータ |
| ◎ デュアルモードコピー&ペースト | 独立タイプ波形/ロジックビューア       |
| ◎ 階層設計対応ページビューア   | 真理表ロジック変換ツール           |
| ◎ DXF出力           | 能動フィルタ自動設計ツール          |
| ◎ 部品リスト出力         | VHDLコード変換ツール           |
- 
- |   |   |
|---|---|
| ◎ シンボルコネクト重ね合わせ自動配線                                 | ◎ 選択ブロック内ののみの部品パッケージング  |
| シンボルの重ね合わせによるネット生成機能は、直感的にネット接続を行え、シンボル移動後自動結線されます。 | 選択したブロック内ののみの部品パッケージングにより、容易にブロックに分けた設計を行え、より効率的な設計が可能となりました。 |



### PCBレイアウト

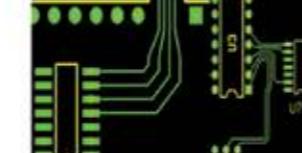
オートルータによる配線の他、リップアップ機能付配線を行い、基板のガーバー/ドリルデータや部品中心座標データなどを出力できます。部品自動配置機能やファンアウト解析・配線密度表示・ベタ面やティアドロップ自動生成・3Dビューアなどのツールの装備により、より完成度の高い基板設計が可能です。

フレキ基板や製品小型化に伴う複雑形状の基板も、外形DXFデータを入力し、容易に可能です。

標準装備の3Dビューアは、基板のみでなく筐体を含め3次元に各方向から確認することが可能で、ドキュメントにもご利用いただけます。

Plusパックには、温度環境シミュレーションを行う基板熱解析を付属。Plus+パックには、さらに詳細な基板シミュレーションを可能とする電磁界解析・信号劣化解析を加えました。おもな機能

- |                    |                      |
|--------------------|----------------------|
| ◎ 自動部品配置           | ◎ 日本語フォントの基板配置       |
| ◎ オートルータ修正機能付半自動配線 | ◎ 無段階スクロール拡大縮小表示     |
| ◎ リップアップ付配線機能      | ◎ リアルタイム双方向ブロックコピー貼付 |
| ◎ 回路記号/ピン番号自動再割付   | ◎ ベア配線自動平行配置         |
| ◎ ブロック編集           | ◎ 自動円弧スムーズ化配線        |
| ◎ サブサーキット登録利用      | ◎ 部品形状参照ブラウザ表示       |
| ◎ シンボル参照ブラウザ表示     | ◎ 部分テーパー配線           |
| ◎ 独立タイプアンドウ/リドウ    | ◎ 穴レイアウト表示           |
| ◎ デュアルモードコピー&ペースト  | ◎ 配線長/幅指定配線生成        |
| ◎ 階層設計対応ページビューア    | ◎ ベタ面接続チェック          |
| ◎ DXF出力            | ◎ インピーダンス計算機能付配線     |
| ◎ 部品リスト出力          | ◎ 外形DXF入力            |
- 
- |            |  |
|------------|--|
| ◆付属ツール     | ◎ 自動配線補正付DRCチェック                           |
| オートルータ     | ◎ 裏面配線表パッドブラインドビア自動生成                      |
| 3Dトレースビューア | ◎ ロゴなどのビットマップ图形配置                          |
| 3D基板ビューア   | ◆付属ツール                                     |
| ファンアウト解析   | オートルータ 3Dトレースビューア 自動ベタ生成ツール ティアドロップ自動生成ツール |
| 配線密度表示ツール  | 3D基板ビューア ファンアウト解析 配線密度表示ツール 不要ベタ面自動除去ツール   |



### Pro Basic パック

### Biz Basic パック

### NC Basic パック

回路図設計・基板設計に必要な基本機能を備えたパッケージです。

#### 構成

- ・回路図エディタ
- ・アナログデジタルミックスモードシミュレータ
- ・PCBレイアウト
- ・3Dビューア
- ・基板製造データ出力機能
- ・部品ライブラリ

### Pro Plus パック

### Biz Plus パック

### NC Plus パック

VHDLやMicroコントローラを組込んだ回路に対応・基板熱解析によるパワー回路基板設計・Spice互換EDSpiceによる詳細なアナログ解析を、基本設計機能に追加したパッケージです。

#### 構成

- ・回路図エディタ
- ・VHDLコンパイラ
- ・Microコントローラキット
- ・アナログデジタルミックスモードシミュレータ
- ・EDSpiceシミュレータ
- ・PCBレイアウト
- ・3Dビューア
- ・基板熱解析
- ・基板製造データ出力機能
- ・部品ライブラリ

### Pro Plus+パック

### Biz Plus+パック

### NC Plus+パック

Plusパックに、電磁界解析／信号劣化解析を追加した、より完成度が高い設計が可能なパッケージです。

#### 構成

- ・回路図エディタ
- ・VHDLコンパイラ
- ・Microコントローラキット
- ・アナログデジタルミックスモードシミュレータ
- ・EDSpiceシミュレータ
- ・PCBレイアウト
- ・3Dビューア
- ・基板熱解析
- ・基電磁界解析
- ・信号劣化解析
- ・基板製造データ出力機能
- ・部品ライブラリ

### パッケージ内容詳細

| パッケージ種類         | ライセンス形態  |         |          | NC版   |
|-----------------|--|---------|----------|---|
|                 | Basicパック   | Plusパック | Plus+パック |   |
| 回路設計            | 回路設計ベーシックモジュール   |         |          | 【リップアップ機能付自動結線、自動シンボル配置、部品記号/ピン番号自動割付、回路レイアウト配線リアルタイム双方向ブロックコピー貼付、ブロック編集、シンボルコネクト重ね合わせ回路図自動結線、サブサーキット登録利用、シンボル参照設計、真理表ロジック変換、VHDLコード変換、能動フィルタ自動設計、モジュール独立タイプアンドウ/リドウ、デュアルモードコピー&ペースト、階層設計対応ページビューア、DXF出力、部品リスト出力 日本語入力配置】   |
| VHDLコンパイラ       | ×  | ○       | ○        |   |
| マイクロコントローラキット   | ×  | ○       | ○        |   |
| 回路解析            | A/D ミックスモードシミュレータ 【過渡解析・ACスイープ解析・DCスイープ解析・モンテカルロ解析・フーリエ解析・バイアス点解析・パラメータ解析・感度解析・表示部品シミュレーション】 |         |          | 独立タイプ 波形ビューア (オシロスコープ・ロジックアナライザ機能)  |
| EDSpiceシミュレータ   | ×  | ○       | ○        |   |
| 基板設計            | PCBレイアウトベーシックモジュール   |         |          | 【自動部品配置、マニュアル/リップアップ機能付半自動/自動配線、自動部品記号再割付、回路レイアウト配線リアルタイム双方向ブロックコピー貼付、ペア配線自動平行配置、配線長/幅指定配線生成、インピーダンス計算機能付配線、自動円弧スムーズ化配線、自動ベタ生成、不要ベタ自動除去、ブロック編集、部品参照設計、穴レイアウト表示、指定部キャップ自動配線修正、ペタ面接続チエック、モジュール独立タイプアンドウ/リドウ、デュアルモードコピー&ペースト、外形DXF入力、BMPビットマップ出力、DXF出力、ビットマップデータ配置、日本語レイアウト配置】 |
| オートルータ          | アリゾナルータ 付属   |         |          |   |
| DRCチェック         | 自動配線補正付DRCチェック 付属  |         |          |   |
| 配線解析            | 配線密度解析、ファンアウト解析 付属   |         |          |   |
| 3Dビューア          | 3D基板ビューア、3Dトレースビューア 付属   |         |          |   |
| 基板熱解析           | ×  | ○       | ○        |   |
| 電磁界解析/信号劣化解析    | ×  | ×       | ○        |   |
| 基板データ出力         | ガーバーD/X出力、ドリルデータ出力、基板実装データ出力、ペアボーデステータ出力、Gコード出力、ODB++データ出力、BMPビットマップ出力                       |         |          |   |
| ガーバービューア        | ガーバー・ドリル・HPGLデータのビューア 付属   |         |          |   |
| 部品ライブラリー        | 日本製部品を含む約30,000部品付属  |         |          |   |
| 部品管理            | 部品エディタ (パッケージ/パッド/スタック自動配置機能付)、シンボルエディタ、パッド/スタックエディタ、マテリアルエディタ、3Dエレメントエディタ                   |         |          |   |
| マイクロコントローラ部品キット | ×  | ○       | ○        |   |
| ユーティリティ         | ODB++ジョブデータ入力、他社ネットリスト入出力  |         |          |   |
| 設計ビューア          | ×  | ○       | ○        |   |